



PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)
KOICHI MATSUDA ET AL.	: Examiner: A. D. Diamond) : Art Unit: 1753
Application No.: 10/807,103) . Alt Ollit. 1733
Filed: March 24, 2004	· ·
For: STACKED PHOTOVOLTAIC ELEMENT AND METHOD FOR PRODUCING THE SAME); ;) April 18, 2005

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

SUBMISSION OF PRIORITY DOCUMENTS

Sir:

491247v1

In support of Applicants' claim for priority under 35 U.S.C. § 119, enclosed are certified copies of the following foreign applications:

2003-084535 filed March 26, 2003; 2003-084781 filed March 26, 2003; and 2004-070794 filed March 12, 3004.

Applicants' undersigned attorney may be reached in our New York office by telephone at (212) 218-2100. All correspondence should continue to be directed to our address given below.

Respectfully submitted,

Leonard P. Diana Attorney for Applicants Registration No. 29,296

FITZPATRICK, CELLA, HARPER & SCINTO 30 Rockefeller Plaza New York, New York 10112-3801 Facsimile: (212) 218-2200

10/807,103 (Fo (1912 US) Art Untt: 453

JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されてる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed this Office.

出願年月日

2004年 3月12日

Date of Application:

特願2004-070794

Application Number:

ST. 10/C]:

[P2004-070794]

plicant(s):

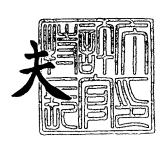
キヤノン株式会社

CERTIFIED COPY OF PRIORITY DOCUMENT

2004年 6月18日

特許庁長官 Commissioner, Japan Patent Office





【書類名】 特許願 0001492-01 【整理番号】 【提出日】 平成16年 3月12日 【あて先】 特許庁長官殿 H01L 31/00 【国際特許分類】 【発明者】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 【住所又は居所】 松田 高一 【氏名】 【発明者】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 【住所又は居所】 【氏名】 東川 【発明者】 【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 [氏名] 中村 哲郎 【特許出願人】 【識別番号】 000001007 【氏名又は名称】 キヤノン株式会社 【代理人】 【識別番号】 100096828 【弁理士】 【氏名又は名称】 渡辺 敬介 【電話番号】 03-3501-2138 【選任した代理人】 【識別番号】 100110870 【弁理士】 【氏名又は名称】 山口 芳広 【電話番号】 03-3501-2138 【先の出願に基づく優先権主張】 【出願番号】 特願2003-84535 【出願日】 平成15年 3月26日 【先の出願に基づく優先権主張】 特願2003-84781 【出願番号】 【出願日】 平成15年 3月26日 【手数料の表示】 【予納台帳番号】 004938 【納付金額】 21,000円 【提出物件の目録】 【物件名】 特許請求の範囲 1 【物件名】 明細書 1 【物件名】 図面 1 【物件名】 要約書 1 【包括委任状番号】 0101029

【書類名】特許請求の範囲

【請求項1】

複数のpn接合またはpin接合からなる単位光起電力素子を直列に積層してなる光起電力素子であって、前記単位光起電力素子間の少なくとも一ヶ所に酸化亜鉛層を配置しており、該酸化亜鉛層の抵抗率が層厚方向で異なることを特徴とする積層型光起電力素子。

【請求項2】

前記酸化亜鉛層において、p層と接する側の酸化亜鉛の抵抗率がn層と接する側の酸化亜鉛の抵抗率と比較して大きいことを特徴とする請求項1に記載の積層型光起電力素子。

【請求項3】

前記酸化亜鉛層内において、酸化亜鉛の抵抗率が、p層と接する側からn層と接する側に向かって連続的に小さくなることを特徴とする請求項2に記載の積層型光起電力素子。

【請求項4】

前記酸化亜鉛層内において、酸化亜鉛の抵抗率が、 $2\times10^{0}\,\Omega$ c m以上 $5\times10^{3}\,\Omega$ c m以下であることを特徴とする請求項1乃至3のいずれか一項に記載の積層型光起電力素子

【請求項5】

前記酸化亜鉛層内において、酸化亜鉛の抵抗率の高い部分が、 $5\times10^2\Omega$ c m以上 $5\times10^3\Omega$ c m以下であることを特徴とする請求項1乃至4のいずれか一項に記載の積層型光起電力素子。

【請求項6】

前記複数の単位光起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層が非晶質Si:Hであることを特徴とする請求項1乃至5のいずれか一項に記載の積層型光起電力素子。

【請求項7】

前記複数の単位光起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層が微結晶質Siであることを特徴とする請求項1乃至5のいずれか一項に記載の積層型光起電力素子。

【請求項8】

前記複数の単位光起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層が単結晶または多結晶Siであることを特徴とする請求項1乃至5のいずれか一項に記載の積層型光起電力素子。

【請求項9】

pn接合またはpin接合を含む光起電力素子間に中間層を有する積層型光起電力素子の製造方法であって、

少なくとも一つの光起電力素子界面に、主たる成分が酸化インジウムからなる第1の層 を積層した後、主たる成分が酸化亜鉛からなる第2の層を積層して前記中間層を形成する ことを特徴とする積層型光起電力素子の製造方法。

【請求項10】

第2の層の膜厚が、第1の層の膜厚よりも大きくなるように形成することを特徴とする請求項9に記載の積層型光起電力素子の製造方法。

【請求項11】

第1の層の膜厚は、1 n m以上 5 0 n m以下となるように形成することを特徴とする請求項9または10に記載の積層型光起電力素子の製造方法。

【請求項12】

第2の層の形成速度が、第1の層の形成速度よりも速くなるように形成することを特徴と する請求項9乃至11のいずれか一項に記載の積層型光起電力素子の製造方法。

【請求項13】

第2の層の形成温度が、第1の層の形成温度よりも低くなるように形成することを特徴と する請求項9乃至12のいずれか一項に記載の積層型光起電力素子の製造方法。

【請求項14】

pn接合またはpin接合を含む光起電力素子間に中間層を有する積層型光起電力素子であって、

前記中間層は、少なくとも一つの光起電力素子界面に積層された主たる成分が酸化インジウムからなる第1の層の上に、主たる成分が酸化亜鉛からなる第2の層が積層されたものであることを特徴とする積層型光起電力素子。

【請求項15】

第2の層の膜厚が、第1の層の膜厚より厚いことを特徴とする請求項14に記載の積層型 光起電力素子。

【請求項16】

第1の層の膜厚は、1 n m以上50 n m以下であることを特徴とする請求項14または15に記載の積層型光起電力素子。

【請求項17】

第2の層の波長800nmにおける透過率が、第1の層の波長800nmにおける透過率よりも高いことを特徴とする請求項14乃至16のいずれか一項に記載の積層型光起電力素子。

【書類名】明細書

【発明の名称】積層型光起電力素子及びその製造方法

【技術分野】

[0001]

本発明は、少なくとも2つ以上の発電機能単位を持つ積層型光起電力素子、及びその製造方法に関する。

【背景技術】

[0002]

光起電力素子は入射光エネルギーを電気エネルギーに変換する装置で、その内太陽電池は白色光である太陽光を電気エネルギーに変換するもので広い波長域の光を効率的に変換することを特徴とする光起電力素子である。そのため高い変換効率を達成するためには広い波長領域全体にわたって無駄なく光を吸収する必要がある。

[0003]

その解決手段の一つとして異なるバンドギャップの光活性層を含む光起電力素子を積層する積層型光起電力素子が知られている。この積層型光起電力素子は、光入射側にバンドギャップが相対的に大きい光活性層を用いた光起電力素子、或いは相対的に膜厚を薄くした光起電力素子を配置して短波長の光を吸収させ、その下にバンドギャップが相対的に小さい半導体を用いた光起電力素子、或いは膜厚が厚い光起電力素子を配置することで、上部の素子を透過した長波長の光を吸収させることにより広い波長域で効率よく光を吸収利用するものである。

$[0\ 0\ 0\ 4]$

ここで重要な点は、各々のバンドギャップの異なる光活性層を有する光起電力素子に適した波長領域の光を各素子に導入することが必要であるということである。これは各々の光起電力素子がその光活性層に用いられている半導体のバンドギャップにより入射光の利用可能波長域が異なることに理由がある。すなわち、バンドギャップよりもエネルギーが低い光子は半導体に吸収されず利用することができない。また、バンドギャップより大きなエネルギーをもった光子は吸収はされるが、電子を励起した際に与えることができる電子のポテンシャルエネルギーがそのバンドギャップの大きさに制限されてしまうため、バンドギャップエネルギーと光子エネルギーの差分は利用することができない。従って、積層型光起電力素子においては、その光入射側の素子には短波長領域の光のみを入射させることが重要である。

[0005]

その解決手段の一つとして、上下の光起電力素子の間に中間層を設けて反射層として使うといった方法が知られている。例えば特許文献1または非特許文献1には、各素子間に短波長の光を反射し長波長の光を透過する導電層を設けるといった方法が開示されている。また、特許文献2には、この選択反射層の膜厚を調整してその反射率のピークを光入射側光起電力素子の分光感度の最大波長に合わせて光入射側光起電力素子の電流値を増やすといった方法が開示されている。さらにまた、特許文献3には、選択反射層を積層構造とし、その特性を上部光電変換層が吸収しやすい短波長領域については反射率が高く、下部光電変換層が吸収しやすい長波長領域については反射率を低くし透過させることで積層型光起電力素子の効率を向上させるといった方法が開示されている。これらはいずれも選択反射層として、SnO2、ZnO、ITO等の誘電体層を用い、本来入射光側の光起電力素子で吸収させたい短波長の光が下の光起電力素子で吸収されてしまうのを防ぎ、入射光側の光起電力素子の変換効率を上げることを目的としたものである。

[0006]

【特許文献1】特開昭63-77167号公報

【特許文献2】特開平2-237172号公報

【特許文献3】特開2001-308354号公報

【非特許文献1】山本憲治,「薄膜多結晶シリコン太陽電池」,応用物理,応用物理 学会,平成14年5月,第71巻,第5号,p.524-527

【発明の開示】

【発明が解決しようとする課題】

[0007]

上述したように、中間層に対する種々の検討の結果、ある程度良好な中間層が得られている。しかし、さらなる光学特性、電気特性の向上、或は半導体層との整合性の向上、堆積速度の向上を実現するためには解決するべき課題が残存するのが現状である。

[0008]

例えば、導電体である上記反射層を中間層として設けた場合、以下のような問題が発生 する。

[0009]

まず大面積の光起電力素子を作製する際、例えば図1に示すような単位素子を直列に積 層した素子内には、例えば成膜時に発生するダスト或いは基板表面の凹凸または異物に起 因する電気的欠陥が形成される。ここで図1における100は積層型光起電力素子、10 1は基板、102は第2の光起電力素子、103は酸化亜鉛層、104は第1の光起電力 素子、105は透明電極からなる導電層、106は第2の光起電力素子中の短絡回路、1 0.7 は第1の光起電力素子中の短絡回路である。この大面積であるが故に避けられない欠 陥形成は、シャント抵抗の低下、曲線因子(FF)の低下による特性の低下をもたらす。 このことに対する有効な手段としては、通常は電解溶液中に光起電力素子を浸し、電流を 流す事によって電気的欠陥部位の外側の導電層を選択的に一部除去する方法(パッシベー ション)がある。しかし、基板上に下部の光起電力層、中間層、上部の光起電力層、導電 層と積層するタイプの光起電力素子の場合、上部層の欠陥部位107にあたる導電層10 5は除去できても、下部層の欠陥部位106にあたる中間層103は除去できない。この ため、下部層の欠陥に短絡電流が流れる事になり、下部の光起電力素子の起電力低下を引 き起こす事になる。特に、中間層は反射層としてある一定の層厚を維持しなければならな いこと、両側に接する半導体層との整合性及びシリーズ抵抗も考慮に入れねばならないた め材料の抵抗率の調整もままならないこと、等の理由により短絡電流が中間層内に広がる 事を防ぎきれないでいた。また、複数の光起電力素子間に異なる材料からなる中間層との ジャンクションが発生する事で、FF低下を伴う特性低下が避けられなかった。さらにま た、シャント抵抗低下防止の目的で複数の層を挿入した場合にはさらにジャンクションが 増加するため、界面の問題がいっそう大きくなっていた。

$[0\ 0\ 1\ 0]$

このように、従来は光電流を増やすために選択反射層として中間層を導入したとしても 、結果として起電力の低い光起電力素子になってしまう問題があった。

$[0\ 0\ 1\ 1]$

また、特許文献3に開示されている構成では、光反射及び透過特性については満たすことはできても、光起電力素子と良好な接続を有し、中間層形成に際し、光起電力素子に悪影響を及ぼさないようにするには、不十分であることが分かった。十分な特性を得るには、以下のような技術的な項目を解決する必要がある。

$[0\ 0\ 1\ 2]$

中間層と下地半導体層との接続については、下地の半導体層と良好なオーミック接触をもつことが必要である。また、中間層形成時の下地半導体層へのダメージについては、下地の半導体層の酸化など化学変性やイオンダメージなどの物理的変性が少ないことが必要である。さらに、中間層を介して、横方向にシャント電流が流れることについては、適度な抵抗率と膜厚をもち、または横方向に流れにくいように工夫する必要がある。

$[0\ 0\ 1\ 3]$

本発明は、上記の課題に鑑み、起電力低下を伴わずに大きな光電流を得ることで高い変換効率をもつ積層型光起電力素子を提供することを目的とする。

[0014]

また、本発明は、入射光の全ての波長領域にわたって効率よくエネルギー収集を行うことができ、且つ開放電圧(以下Voc)、曲線因子(以下FF)などの良好な高い変換効率

をもつ積層型光起電力素子、及びその製造方法を提供することを目的とする。

【課題を解決するための手段】

[0015]

本発明は上述した課題を解決するために鋭意検討を行ってなされたものであり、下述する構成のものである。

[0016]

即ち、第1の本発明は、複数のpn接合またはpin接合からなる単位光起電力素子を直列に積層してなる光起電力素子であって、前記単位光起電力素子間の少なくとも一ヶ所に酸化亜鉛層を配置しており、該酸化亜鉛層の抵抗率が層厚方向で異なることを特徴とする。

さらに、前記酸化亜鉛層において、p層と接する側の酸化亜鉛の抵抗率がn層と接する側の酸化亜鉛の抵抗率と比較して大きいことを特徴とする。

さらに、前記酸化亜鉛層内において、酸化亜鉛の抵抗率が、p層と接する側からn層と接する側に向かって連続的に小さくなることを特徴とする。

また、前記酸化亜鉛層内において、酸化亜鉛の抵抗率が、 $2 \times 10^{0} \Omega$ c m以上 $5 \times 10^{3} \Omega$ c m以下であることが望ましい。

また、前記酸化亜鉛層内において、酸化亜鉛の抵抗率の高い部分が、 $5 \times 10^2 \Omega$ c m 以上 $5 \times 10^3 \Omega$ c m以下であることが望ましい。

本発明の前記複数の単位光起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層には非晶質Si:Hが好適に用いられる。

また、本発明の前記複数の単位起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層には微結晶質Siが好適に用いられる。

さらにまた、本発明の前記複数の単位起電力素子のうち、少なくとも1つの単位光起電力素子はpin型接合を有し、該i型層には単結晶または多結晶Siが好適に用いられる

[0017]

また、第2の本発明は、PN接合またはPIN接合を含む光起電力素子間に中間層を有する積層型光起電力素子の製造方法であって、少なくとも一つの光起電力素子界面に、主たる成分が酸化インジウムからなる第1の層を積層した後、主たる成分が酸化亜鉛からなる第2の層を積層して前記中間層を形成することを特徴とする。

また、前記第2の層の膜厚が、前記第1の層の膜厚よりも大きくなるように形成することを特徴とする。

また、前記第1の層の膜厚は、1 n m以上50 n m以下となるように形成することを特徴とする。

さらに、前記第2の層の形成速度が、前記第1の層の形成速度よりも速くなるように形成することを特徴とする。

そしてまた、前記第2の層の形成温度が、前記第1の層の形成温度よりも低くなるよう に形成することを特徴とする。

[0018]

また、第3の本発明は、pn接合またはpin接合を含む光起電力素子間に中間層を有する積層型光起電力素子であって、前記中間層は、少なくとも一つの光起電力素子界面に積層された主たる成分が酸化インジウムからなる第1の層の上に、主たる成分が酸化亜鉛からなる第2の層が積層されたものであることを特徴とする。

また、前記第2の層の膜厚が、前記第1の層の膜厚より厚いことを特徴とする。

また、前記第1の層の膜厚は、1nm以上50nm以下であることを特徴とする。

さらに、前記第2の層の波長800nmにおける透過率が、前記第1の層の波長800nmにおける透過率よりも高いことを特徴とする。

【発明の効果】

[0019]

第1の本発明によれば、入射光の全ての波長域に渡って無駄なく光吸収が行われるため

に高い変換効率が得られ、かつ電気的欠陥部分を流れる短絡電流を低く抑え、さらには酸 化亜鉛層から半導体層への接合が改善されることで高い変換効率を実現する積層型光起電 力素子を提供することが可能である。

[0020]

また、第2及び第3の本発明によれば、入射光の全ての波長領域にわたって効率よくエネルギー収集を行うことができ、且つ開放電圧(以下 Voc)、曲線因子(以下 FF)などの良好な高い変換効率をもつ積層型光起電力素子、及びその製造方法を提供することができるという優れた効果を発揮する。

【発明を実施するための最良の形態】

$[0\ 0\ 2\ 1\]$

以下、本発明の実施の形態を図面に基づいて説明するが、本発明は本実施形態に限定されるものではない。

[0022]

また、以下の説明では、本発明に係る積層型光起電力素子として、光起電力素子を2つ 積層した太陽電池を例に説明するが、本発明はこれに限るものではなく、光起電力素子を 3つ以上積層した場合にも適用できるものである。

[0023]

図3は、第1の本発明の実施形態の1つである2層積層型の光起電力素子300の断面構造を示す概略図である。反射層を積層した金属等の基板301上に第2の光起電力素子302、第2の酸化亜鉛層303、第1の酸化亜鉛層304、第1の光起電力素子305、透明電極306が順に積層されている。第1の光起電力素子305と第2の光起電力素子302よりバンドギャップが大きい半導体で構成されており、第1の光起電力素子305で短波長領域を第2の光起電力素子302で長波長領域の光が吸収されるように設計されている。第1の酸化亜鉛層304と第1の光起電力素子305とでは屈折率が異なり、層厚を調整する事により多重反射を起こし、有効に上記の短波長領域の反射率を高くする事が可能で、第1の光起電力素子305の光吸収量を増加させる効果を持っている。また、第2の酸化亜鉛層303は第1の酸化亜鉛層304よりも抵抗率が大きく設計されている

[0024]

図4に第1の本発明の積層型光起電力素子の発電動作を模式的に示す。第1の光起電力素子に存在する電気的欠陥は電流の短絡経路として働くが、なかでも第1の光起電力素子305中の電気的欠陥402および第2の光起電力素子302中の電気的欠陥403が近接した距離にある場合は、積層型光起電力素子作製後に行なうシャントパッシベーション処理により、透明電極306が取り除かれるため光起電力素子の特性低下はもたらさない。一方、電気的欠陥402および電気的欠陥401が離れた距離にある場合、シャントパッシベーション処理が充分に行なわれず特性低下の原因となることがある。しかしながら、第1の光起電力素子305の基板側表面には、抵抗率の低い第1の酸化亜鉛層304が形成されているものの、層厚が薄いために横方向への短絡電流の広がりは少なく、特性低下に結びつくことはない。

[0025]

次に、第2の光起電力素子302に存在する電気的欠陥の周辺には、導電層である酸化 亜鉛層が存在するために、電気的欠陥は発電時における光起電力素子の短絡回路として働 く。しかしながら、第2の光起電力素子302の表面(上層面)には、抵抗率の高い第2 の酸化亜鉛層303が形成されているため、横方向への短絡電流の広がりは少なく、より 抵抗率の低い第1の酸化亜鉛層304中を介して広がることとなる。一方、ここでも第1 の酸化亜鉛層304および第2の酸化亜鉛層303の重ね合わされた層厚は、選択反射層 としての機能からおよそ限られているため、高抵抗率及び低抵抗率の組み合わせにより効 果的に短絡電流の広がりを防止することができる。

[0026]

また、順次積層される第2の光起電力素子、第2及び第1の酸化亜鉛層、第1の光起電力素子の各接合面の電気的極性は、例えば図2に示すようにキャリア濃度の最も低い(n-)第2の酸化亜鉛層202、キャリア濃度の高い(n+)第1の酸化亜鉛層203、キャリア濃度の最も高い(n++)第1の光起電力素子のn型半導体層204の順に積層された、n-/n+/n++/の構成になっている。ここで、図2において、201は基板、202はn-型の電気特性を示す第2の酸化亜鉛層、203はn+型の電気特性を示す第1の酸化亜鉛層、204はn++型の電気特性を示す第1の光起電力素子のn型半導体層、205は透明電極であり、206は第2の光起電力素子、207は積層された酸化亜鉛層、208は第1の光起電力素子を示す。

[0027]

n型である酸化亜鉛層は作製条件により、バルク内のキャリア濃度を増減させることが可能である。さらにその理由ははっきりと解明されてはいないが、n型である酸化亜鉛層のキャリア濃度が、第2の光起電力素子のp型半導体層側から第1の光起電力素子のn型半導体層側に向かって、段階的あるいは連続的に増加する傾向にあるほうが、同じ極性のキャリア濃度の増減傾向が第1の光起電力素子のn型半導体層も含めて、一方向に決まるためバンド接合部でのつながりがよく、光発生キャリアを効率よく回収することが可能になると思われる。

[0028]

ここで使用される中間層である酸化亜鉛層は、近年低抵抗化の進歩が著しい酸化亜鉛層よりは、高い抵抗率を有するもので、第1の酸化亜鉛層、第2の酸化亜鉛層とも 2×10^{0} Ω c m以上 5×10^{3} Ω c m以下の範囲にあるのが好ましい。この範囲にあれば、第1の光起電力素子の n 型半導体層よりもキャリア濃度が小さくなり、結果として接合部が改善されるものであると考えられる。一方、酸化亜鉛の抵抗率の高い部分については、 5×10^{2} Ω c m以上 5×10^{3} Ω c m以下の範囲でなければ層内で短絡電流が拡散してしまい、結果として特性低下を引き起こすものと考えられる。

[0029]

また、酸化亜鉛層は800 n mの光を50%以上透過することが好ましい。太陽光のスペクトルを考えた場合、有効に利用できる波長範囲はおおむね300 n m~1200 n m 付近であり、酸化亜鉛層の上部のセルで短波光は吸収されており、酸化亜鉛層としては長波の光が有効に透過することが好ましく、長波長の目安である800 n mの透過率が50%以上あることが望ましい。

[0030]

次に、第2及び第3の本発明に係る積層型光起電力素子について説明する。

[0031]

まず、第2及び第3の本発明の特徴部分である中間層について説明する。第2及び第3の本発明に係る積層型光起電力素子は、pn接合またはpin接合を含む光起電力素子を複数積層して成り、少なくとも一つの光起電力素子界面に、主たる成分が酸化インジウムからなる第1の層を積層した後、主たる成分が酸化亜鉛からなる第2の層を積層して中間層を形成するものであり、以下のような作用効果を奏する。なお、第2及び第3の本発明に係る積層型光起電力素子の構成および各構成要素については後述する。

[0032]

上記構成を有する中間層を形成することによって、Voc、FFの低下を防ぐことができ、また長期間の使用下等においても優れた特性を有する。まず、光起電力素子界面上に酸化亜鉛のみを形成した中間層の場合では、酸化亜鉛の形成条件、抵抗率、厚み等にもよるが、Voc、FFが低下する傾向が認められた。上記のような現象は、酸化亜鉛上に光起電力素子を形成する場合には顕著には見られない。例えば、サブストレート型の光起電力素子で反射層上に光起電力素子を形成するような場合に反射層として酸化亜鉛を用いることが考えられるが、このような場合には、Voc、FF等の特性の低下は特に見られないので、光起電力素子界面上に酸化亜鉛を形成するプロセスによって、特性の低下が発生すると考えられる。これは、酸化亜鉛上に半導体を形成する場合には、還元性雰囲気にて

形成されるのに対し、光起電力素子界面上に酸化亜鉛を形成する場合には、酸化性雰囲気にて形成されることが関係しているものと考えられる。すなわち、光起電力素子界面上に酸化亜鉛を形成する場合、酸化亜鉛中の酸素が光起電力素子界面上の原子に奪われて半導体が酸化されることによって、光起電力素子と酸化亜鉛の界面に変異層を作ることによって起こるものと考えられる。

[0033]

酸化亜鉛の形成時に酸素や水分を導入した場合には、さらにその傾向が認められた。また、スパッタ等で成膜する場合など酸素イオンが発生する場合には、光起電力素子界面にイオンダメージを与えて、さらに特性の低下の原因になる。この現象は、特にVocの特性に敏感なp層上に堆積した場合に顕著に現れた。

[0034]

一方、光起電力素子界面上に主成分が酸化インジウムからなる層を形成した中間層の場合には、形成条件、錫などのドープ量、抵抗率、厚み等にもよるが、シャント抵抗が低下し、Voc、FFが低下する傾向が認められた。これは、酸化インジウムが酸化亜鉛に比べて抵抗率が概して低いために、中間層を横方向に流れる漏れ電流が発生し、シャント抵抗が低下するものと考えられる。また、酸化インジウムは酸化亜鉛よりも還元性雰囲気に弱く、酸化インジウム上に光起電力素子を作製した場合、インジウムの析出を起こして、特性の低下及び長期の信頼性の低下を招くと考えられる。

[0035]

そこで、光起電力素子界面に薄く、主たる成分が酸化インジウムからなる第1の層を形成した後に主たる成分が酸化亜鉛からなる第2の層を形成した場合には、特にVoc、FFの低下は見られなかった。これは詳細な理由は不明であるが、第1の層と光起電力素子界面が良好に形成されたことによるものと考えられる。また、第1の層の抵抗及び膜厚が適当であれば、横方向の漏れ電流が流れ難く、且つ第2の層が適当に厚い膜厚であれば、光電流の増加が見込める。

[0036]

第1の層は、横方向の漏れ電流が流れ難くなるように抵抗が高いほうが好ましく、また膜厚も適度に薄いほうが好ましい。また、光起電力素子を高温で付けることが多く、高温が続くとインジウムの拡散が起こり、特性の低下を招いたり、長期の信頼性の低下に繋がるので、第1の層は適度に薄いほうが良い。上記の観点から主たる成分が酸化インジウムからなる第1の層の膜厚は1nm以上50nm以下となるように形成することが好ましく、さらに好ましくは、3nm以上40nm以下であり、最適には5nm以上30nm以下である。

[0037]

一方、中間層としては、膜厚が大きいほど上部の光起電力素子に光を反射する効果が大きくなるため、第2の層の膜厚が第1の層の膜厚よりも大きくなるように形成することが 好ましい。

[0038]

第1の層の抵抗率は、第2の層の抵抗率よりも小さい方が好ましい。いずれの層も可視 光の平均透過率は80%以上が好ましく、特に、長波側である800nmでの透過率は8 0%以上あることが好ましい。また、第1の層よりも第2の層の波長800nmでの透過 率が高いことが好ましい。

[0039]

以上説明したように、第2及び第3の本発明は、特性の異なる少なくとも2層の酸化膜を各々の特性に応じて機能的に分離して最適設計する点に1つの大きな特徴を有するものである。

[0040]

また、中間層としてはある程度の膜厚が必要であるので、形成速度が速いほど、タクトタイムの減少に繋がりコスト的に有利であるが、特性の低下を起こし易い。第1の層を低速で形成したほうが、ダメージが少なく、良好な界面特性を得ることができる。低速で第

1の層を形成した後に高速で第2の層を形成しても特性の低下が見られないので、第2の層の形成速度が第1の層の形成速度よりも速くなるように形成することが好ましい。

[0041]

また、インジウムが拡散しやすいので、第1の層を堆積した後の工程は、なるべく低い温度のほうが好ましい。また、酸化インジウムは低い温度で堆積すると透過率が悪くなるので、ある程度高い温度で堆積する必要がある。一方、酸化亜鉛は、低い温度で堆積したほうが透過率が高くなるのでJscの向上に繋がる。また、酸化亜鉛層を高温で形成すると、応力を発生し易く、中間層で剥がれる原因になりやすい。よって、第2の層の形成温度が第1の層の形成温度よりも低くなるように形成することが好ましい。第1の層の形成温度は150℃以上300℃以下が好ましく、第2の層の形成温度は50℃以上250℃以下が好ましい。また、第2の層の形成温度が第1の層の形成温度を下回ることが好ましく、より好ましくは40℃以上下回ることが好ましい。

[0 0 4 2]

次に、第2及び第3の本発明に係る積層型光起電力素子の構成について説明する。

[0043]

図8は、第2及び第3の本発明に係る積層型光起電力素子の一実施形態の断面構造を模式的に示す概略図である。図示するように、金属等の導電性の基板801上に光反射層802、第2の光起電力素子803、中間層806(主たる成分が酸化インジウムからなる第1の層804と、主たる成分が酸化亜鉛からなる第2の層805とから成る。)、第1の光起電力素子807、透明電極808が順に積層されている。第1の光起電力素子807と第2の光起電力素子803の光活性部を構成する半導体は、第1の光起電力素子807が第2の光起電力素子803の半導体よりバンドギャップが大きい半導体で構成する、或は光活性部を薄く構成することにより、第1の光起電力素子807で短波長域を第2の光起電力素子803で長波長域の光が吸収されるように設計されている。中間層806は光の一部を反射し、第1の光起電力素子807の光吸収量を増加させる効果をもっている。中間層806は凹凸に形成されることもある。

[0044]

図7は、第2の本発明に係る積層型光起電力素子の製造方法を模式的に示す概略図であり、図8に示す積層型光起電力素子を形成する場合を示している。

[0045]

図7において、(a)に示すように、基板700、反射層701、第2の光起電力素子702まで形成したものに、まず主たる成分が酸化インジウムからなる層703を堆積する。次に、(b)に示すように、主たる成分が酸化亜鉛からなる層704を堆積する。そして、(c)に示すように、第1の光起電力素子706を堆積する。その後、(d)に示すように、透明電極を堆積する。以上のような作製順序で、光起電力素子の界面に中間層705(主たる成分が酸化インジウムからなる層703と、主たる成分が酸化亜鉛からなる層704とから成る。)を有する積層型光起電力素子の各層の堆積を行う。

[0046]

また図9は、他の実施形態における積層型光起電力素子の断面構造を模式的に示す概略図である。図示するように、ガラス等の透光性絶縁板の基板901上に透明電極908、第1の光起電力素子907、中間層906(主たる成分が酸化インジウムからなる第1の層904と、主たる成分が酸化亜鉛からなる第2の層905とから成る。)、第2の光起電力素子903、導電性の光反射層902が順に積層されている。この場合には、光入射は透光性絶縁基板である基板901側から行われる。中間層906は凹凸に形成されることもある。

[0047]

次に、本発明に係る積層型光起電力素子の各構成要素について説明する。

[0048]

[基板]

本発明の積層型光起電力素子に用いる基板を構成する材料には、導電性材料及び絶縁性

出証特2004-3052846

材料の何れでもよく、その種類を問わない。導電性材料としては、例えば、めっき鋼板、NiCr,ステンレス、Al,Cr,Mo,Au,Nb,Ta,V,Ti,Pt,Pb,Sn等の金属、またはこれらの合金などが挙げられる。絶縁性材料としては、ポリエステル,ポリエチレン、ポリカーボネート、セルロースアセテート、ポリプロピレン、ポリ塩化ビニル、ポリ塩化ビニリデン、ポリスチレン、ポリアミド等の合成樹脂、またはガラス、セラミックス、紙などが挙げられる。特に金属基板としてはステンレス鋼、絶縁基板としてはガラス、セラミックス、ポリイミドが好適に用いられる。また、基板側から光入射する場合には透光性絶縁性基板が用いられ、特にガラスが好適に用いられる。

[0049]

基板の表面形状は、平滑面、あるいは山の高さが最大 0.1~1.0μmの凹凸面となるテクスチャー化した形状であってもよい。例えば、ステンレスによる基板の表面をテクスチャー化する 1 つの方法として、酸性溶液を用いて表面をエッチング処理することが挙げられる。

[0050]

基板の厚さは、各層を所定に積層できて光起電力素子を所定に形成し得るように適宜に 決定するが、光起電力素子としての柔軟性が要求される場合には、支持体としての機能が 十分に発揮される範囲で可能な限り薄くすればよい。しかし、基板の製造上及び取り扱い 上の面から、そして機械的強度の面から、通常は厚さが10μm以上とされる。

$[0\ 0\ 5\ 1]$

[反射層]

本発明の積層型光起電力素子に用いる反射層には、可視光から近赤外で反射率が高い金属、例えばAg, Al, Cu等の金属やこれらの合金の堆積膜が用いられる。真空蒸着法,スパッタリング法等や、水溶液からの電解析出法などの方法で形成することが好適である。この反射層の厚さは、10nmから5000nmが適した層厚として挙げられる。また乱反射をさせるために表面が凹凸であることが好ましい。また反射層には反射する光量を多くするために反射増加層を備えるのが望ましい。

[0052]

反射増加層の構成材料には、ZnO, SnO_2 , In_2O_3 , ITO, TiO_2 , CdO, Cd_2SnO_4 , Bi_2O_3 , MoO_3 , Na_xWO_3 等が挙げられる。反射増加層は、これらの材料を使用し、真空蒸着法,スパッタリング法,電解析出法,CVD法,スプレー法,スピンオン法,ディッピング法等の方法で形成することが好適である。この反射増加層の厚さは、使用材料が固有に持つ屈折率により最適な層厚は異なるが、好ましくは $50nm \sim 10\mu m$ が層厚の範囲として挙げられる。また、光を散乱させるために反射増加層の表面が凹凸であることが好ましい。例えば、スパッタリング法においては、作製条件によって、結晶粒界を基にした凹凸が生成される。

[0053]

[光起電力層 (光起電力素子)]

本発明の積層型光起電力素子に用いられる半導体としては、IV族、III-V族、III-V族、II-VI族、I-VI族、I-VI2族の単結晶、多結晶、微結晶、非晶質が用いられる。IV6 としてはI6 に I7 としてはI7 に I8 に I9 に I9 に I1 に I1 に I1 に I1 に I2 に I2 に I3 に I4 に I5 に I6 に I7 に I7 に I8 に I9 に I1 に I9 に I1 に I1 に I1 に I1 に I2 に I1 に I2 に I3 に I4 に I5 に I6 に I7 に I7 に I8 に I9 に I1 に I1 に I1 に I1 に I2 に I1 に I3 に I4 に I5 に I6 に I7 に I7 に I8 に I9 に I1 に I1 に I1 に I3 に I4 に I5 に I6 に I7 に I7 に I8 に I9 に I9 に I1 に I1 に I1 に I1 に I1 に I1 に I3 に I4 に I5 に I6 に I7 に I7 に I8 に I9 に I1 に I9 に

[0054]

本発明の積層型光起電力素子に用いられる光起電力層は、pn接合、pin接合を含んでいる。

[0055]

本発明の積層型光起電力素子は光起電力層を少なくとも2構成以上積層して構成される。それぞれの光起電力層は材料の異なる半導体を用いて構成することも、同一の材料で構

成することもできるが、短波長の光ほど吸収されやすいことから、光入射側には、より短波長を吸収しやすい材料を用いた光起電力層を配置し、その後により長波長を吸収しやすい材料を用いた光起電力層を配置する構成が好適に用いられる。

[0056]

「酸化亜鉛層]

第1の本発明の積層型光起電力素子の光起電力層(単位光起電力素子)間の少なくとも 一ヶ所に酸化亜鉛層からなる中間層が設けられる。

[0057]

本発明の酸化亜鉛層の形成方法としては、たとえば、真空蒸着法、DCマグネトロンスパッタリング法、RFマグネトロンスパッタリング法、電解析出法、無電解めっき法、CVD法、MOCVD法、スプレー法、スピンオン法、ディッピング法、ゾルゲル法等の方法で形成することが好適である。そのとき、抵抗率を変化させる物質としては、Al、B、Ga、In等がドーパントとして一般的に知られている。またSi、Ge、Ti、Zr等の4価の金属も知られている。一般的な真空蒸着法、スパッタリング法の場合、これらのドーパントはあらかじめ所望の添加量を酸化亜鉛(ターゲット等)と一緒に焼結しておけばよい。

[0058]

酸化亜鉛層は、入射光の全波長領域に渡って無駄なくエネルギー変換を行なうために第2の光起電力素子の分光特性が最大となる波長λmを基準としてその短波長領域で反射が高く、かつその長波長領域で低くなるように変化している。また膜の透過率は、入射光を損失させないために80%以上であることが望ましい。

[0059]

また本発明の酸化亜鉛層は選択反射膜としての機能を保った状態で従来の課題であるシャントによる素子の特性低下を防ぐためにその抵抗率を層厚方向に変化させている。またその抵抗率の好適な範囲は $5\times1~0^3~\Omega$ c mから $2\times1~0^0~\Omega$ c mであり、高抵抗部分は $5\times1~0^2~\Omega$ c m以上 $5\times1~0^3~\Omega$ c m以下であることが望ましい。また層厚は、反射率、シリーズ抵抗、凹凸形状を考慮すると $0.2~\mu$ mの範囲が望ましい。

[0060]

[中間層]

第2及び第3の本発明の積層型光起電力素子に用いられる中間層は、主たる成分が酸化インジウムからなる層と、主たる成分が酸化亜鉛からなる層とを含んでいる。主たる成分が酸化インジウムからなる層は、微量の他の成分を含んでいてもよく、例えば、Mg、Zn、Sn、Sb等を含んでいてもよい。

[0061]

主たる成分が酸化亜鉛からなる層は、微量の他の成分を含んでいてもよく、例えば、Al、Sn、In、Fe、Ga、Co、Si、Ti、Ge、Sbなどを含んでいてもよい。

$[0\ 0\ 6\ 2\]$

こさらに、中間層には他に、SnO₂, TiO₂, CdO, Cd₂SnO₄, Bi₂O₃, MoO₃, Na_xWO₃等からなる層を含んでいても良い。

[0063]

中間層の形成方法としては、真空蒸着法、スパッタリング法、電解析出法、CVD法、スプレー法、スピンオン法、ディッピング法等の方法が好適である。

[0064]

その後、ウエットエッチングやドライエッチング等で凹凸を設けることもできる。この とき、半導体界面に主たる成分が酸化インジウムからなる層を形成した後に主たる成分が 酸化亜鉛からなる層を形成することによって中間層を形成する。

[0065]

[透明電極]

本発明の積層型光起電力素子に用いられる透明電極は酸化インジウム、酸化スズ、酸化 インジウムスズ、酸化亜鉛等が挙げられ、スパッタリング法、真空蒸着法、化学的気相成 長法、イオンプレーティング法、イオンビーム法、およびイオンビームスパッタ法などで作製することができる。また、硝酸基や酢酸基やアンモニア基などと金属イオンからなる水溶液中からの電気析出法や浸漬法でも作製することができる。透明電極の厚さは、反射防止膜としての条件を満たす膜厚に堆積するのが好ましい。

【実施例】

[0066]

以下に、本発明の好適な実施例を添付図面に基づいて詳細に説明する。なお、以下の実施例では本発明の積層型光起電力素子として光起電力層(単位光起電力素子)が2層で、基板側から反射層、微結晶シリコンからなる光起電力素子、その上に中間層、アモルファスシリコンからなる光起電力素子を順次作成した太陽電池の実施例を説明するが、本発明はこれらによって何ら制限されるものではなく、必要に応じて積層する光起電力素子の数を増加することも可能である。

[0067]

[実施例1]

本実施例は、第2の光起電力素子302としてi層が真性微結晶Siのpin型光起電力素子、第1の光起電力素子305としてi層が真性非晶質Si:Hのpin型光起電力素子、および酸化亜鉛を中間層として用いた第1の本発明に係る積層型光起電力素子(図3参照)を作製した例である。

[0068]

基板 301 には、縦横 45 mm× 45 mm、厚さ 0.15 mmの形状で、一般的に BA 仕上げと呼ばれる平坦なステンレス鋼(SUS 430)を使用し、市販の直流マグネトロンスパッタ装置(不図示)に設置し、圧力が 10^{-3} Pa以下になるまで排気した。

[0069]

その後、アルゴンガスを $30 \text{ cm}^3 / \text{min}$ (normal) 供給し、圧力を 2×10^{-1} Paに保持した。基板は加熱せず、 $6 \text{ inch} \phi$ のアルミニウムターゲットに120 Wの直流電力を印加し、90秒間で70 nmのアルミニウムの薄膜を形成した。引き続き、基板温度を200 Cに加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて500 Wの直流電力を30分間印加し、約500 nmの酸化亜鉛の反射層を堆積し作製した。

[0070]

図5は、本発明に係る積層型光起電力素子の半導体層を作製するために好適な装置の一形態を示す模式図である。図5において、堆積膜形成装置500は、ロードチャンバー501、n型層RFチャンバー502、微結晶シリコンi型層チャンバー503、アモルファスシリコンi型層RFチャンバー504、p型層RFチャンバー505、およびアンロードチャンバー506から主に構成されている。各チャンバー間は、ゲートバルブ507、508、509、510、511により、原料ガスが混合しないように分離されている

[0071]

微結晶シリコンi型層チャンバー503は、基板加熱用のヒーター512およびプラズマCVD室513から構成されている。RFチャンバー502は、n型層堆積用ヒーター514とn型層堆積用の堆積室515を、RFチャンバー504はi型層堆積用ヒーター516とi型層堆積用の堆積室517を、RFチャンバー505はp型層堆積用ヒーター518とp型層堆積用の堆積室519を有している。基板は基板ホルダー521に取り付けられ、レール520上を外部から駆動されるローラーによって移動する。プラズマCVD室513では、微結晶を堆積する。微結晶は、マイクロ波プラズマCVD法またはVHFプラズマCVD法が使用される。

[0072]

このような堆積膜形成装置を使用して、表1に示す所定の成膜条件のもとに第2の光起電力素子302としてi層が真性微結晶Siのpin型光起電力素子以下のようにして成膜した。



まず、反射層を有する基板301を基板ホルダー521にセットしロードチャンバー501のレール520上にセットする。そして、ロードチャンバー501内を数百mPa以下の真空度に排気する。

[0074]

次に、ゲートバルブ507を開け、基板ホルダー521をチャンバー502のn型層堆積室515に移動する。各ゲートバルブ507、508、509、510、511を閉じた状態で、所定の原料ガスにてn型層を所定の層厚に堆積する。十分に排気した後、ゲートバルブ508を開けて基板ホルダー521を堆積チャンバー503に移動し、ゲートバルブ508を閉じる。

[0075]

ヒーター512で基板を所定の基板温度に加熱し、所定の原料ガスを必要量導入し、所定の真空度にして、所定のマイクロ波エネルギーまたはVHFエネルギーを堆積室513へ導入し、プラズマを発生させて基板上に微結晶シリコンi型層を所定の層厚に堆積する。チャンバー503を十分に排気し、ゲートバルブ509、510を開けて基板ホルダー521をチャンバー503からチャンバー505へ移動する。

[0076]

基板ホルダー521をチャンバー505のp型層堆積室519に移動させた後、ヒーター518によって基板を所望の温度に加熱する。堆積室519にp型層堆積用の原料ガスを所定の流量だけ供給し、所定の真空度に維持しつつ堆積室519にRFエネルギーを導入し、p型層を所望の層厚に堆積する。

[0077]

上記と同様にして堆積室519を十分に排気した後、ゲートバルブ511を開け、基板ホルダー521をアンロードチャンバー506へ移動する。ゲートバルブを全て閉じ、アンロードチャンバー506内へ窒素ガスを封入して、基板温度を冷却する。その後、アンロードチャンバー506の取り出しバルブを開けて、基板ホルダー521を取り出す。

[0078]



【表1】

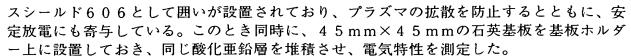
膜厚	(nm)	20	2000	5
基板温度	(°C)	225	250	165
压力	(Pa)	180	40	270
(W/cm²)	VHF		0.2	
電力密度(W/cm²)	RF	0.04		1.2
_	BF ₃ (2%H希釈)			1
成膜ガス(cm³/min(normal))	PH ₃ (2%H希釈)	0.5		
成膜ガス(cn	H ₂	48	750	35
	SiH ₄	2	25	0.025
		N2	12	P2
		無	20の半 B力業i	湖 十

[0079]

次に、基板ホルダー521から第2の光起電力素子302まで作製した基板を取り外し、酸化亜鉛層を形成するために図6に示すDCマグネトロンスパッタ装置600の基板ホルダー601上に設置し、圧力が 10^{-3} Pa以下になるまで排気した。

[0080]

基板ホルダー601は電気的に絶縁されており、サンプルである光起電力素子をフローティング状態にすることができる。その後、アルゴンガスを50sccm、酸素ガス及び気化した H_2O ガスを表2に従いガス導入管602から $0.1\sim5sccm$ 供給しながら圧力を 2×10^{-2} Paに保持した。引き続き、ヒーター603により基板温度を150 Cとなるように基板ホルダー601を加熱し、A1ドープされた6インチ ϕ の酸化亜鉛(ZnO)ターゲット604にDC電源605より500 Wの直流電力を10分間印加し、層厚約 0.5μ mの第2の酸化亜鉛層303を堆積した。ターゲット604の周囲にはアー



[0081]

次に、表 2 の A ~ J 処方の第 2 の酸化亜鉛層 3 0 3 が堆積された各基板上に、再び表 2 の A ~ J の条件で第 1 の酸化亜鉛層 3 0 4 を積層しトータルで 1 0 0 個のサンプルを作製した。このとき同時に、 4 5 m m × 4 5 m m の石英基板を基板ホルダー上に設置しておき、同じ酸化亜鉛層を堆積させ、電気特性を測定した。

[0082]

【表2】

サンプ ルNo.	酸素流量(sccm)	H₂O流量(sccm)
A	0. 1	10
В	0.3	10
С	0. 4	10
D	0. 5	10
Е	0.8	10
F	1. 0	10
G	2. 0	5
Н	5. 0	5
I	10. 0	2
J	15. 0	2

[0083]

次に再び堆積膜形成装置500を用いて、上記中間層(酸化亜鉛層)が形成された基板上に、表3に示す所定の成膜条件のもとに第1の光起電力素子305としてi層が真性非晶質Si:Hのpin型光起電力素子を以下に述べるように作製した。

[0084]

まず、前記と同様にして所定の条件でn型層を所定の層厚に堆積する。十分に排気した後、ゲートバルブ508、509を開けて基板ホルダー521を堆積チャンバー504に移動し、ゲートバルブ508、509を閉じた。

[0085]

[0086]

前記と同様にして所定の条件でp型層を所定の層厚に堆積した。

[0.087]

前記と同様にして堆積室519を十分に排気した後、ゲートバルブ511を開け、第1の光起電力素子305まで形成された基板をセットした基板ホルダー521をアンロードチャンバー506へ移動した。

[0088]

上記と同様にしてアンロードチャンバー506内から基板ホルダー521を取り出した

[0089]



【表3】

膜厚	(nm)	10	200	5
基板温度	(°C)	225	210	165
·压力	压力 (Pa)		150	270
E(W/cm²)	VHF			
電力密度(W/cm²)	RF	0.04	0.04	1.2
	BF ₃ (2%H希釈)			1
成膜ガス(cm³/min(normal))	PH ₃ (2%H希釈)	6.0		
成膜ガス(cr	H ₂	48	48	35
	SiH,	2	2	0.025
		Z	11	P1
		第	の *- - 力 素 i	油 上

[0090]

次に、第1の光起電力素子305まで形成された基板をDCマグネトロンスパッタ装置のアノードの表面に取り付け、ステンレス鋼のマスクで試料の周囲を遮蔽して、中央部40mm×40mmの領域に10重量%の酸化錫と90重量%の酸化インジウムからなるターゲットを用いて透明電極として酸化インジウムスズをスパッタリングした。

[0091]

堆積条件は基板温度 170 $\mathbb C$ 、不活性ガスとしてアルゴンの流量 30 s c c m、酸素ガス0.5 s c c m、堆積室内の圧力 30 m P a、ターゲットの単位面積当たりの投入電力量 0.2 W / c m² にて約 100 秒で厚さが 70 n m となるように堆積した。膜の厚みは、前もって同じ条件で堆積時間との関係を検量して堆積することにより、所定の厚みとした。こうして作製した光起電力素子を「実 1」とした。

[0092]



「比較例1]

第1の光起電力素子と第2の光起電力素子の間に酸化亜鉛層を挿入しなかった以外は実施例1と同様の手順により、光起電力素子を作製した。

[0093]

(測定)

[0094]

【表4】

サンフ°ルNo.	抵抗率(Ωcm)
A	5. 0 × 10 ⁻¹
В	3.0×10^{0}
С	5.5×10^{0}
D	1.5×10^{1}
Е	5.5×10^{2}
F	8.5×10^{2}
G	1.4×10^{3}
Н	5.2×10^3
I	8.0×10^{3}
J	1.0×10 ⁴

[0095]

次に実施例と比較例で作製した計101個の光起電力素子について山下電装株式会社製のYSS-150を使用し、AM1. 5のスペクトル、強度100mW/cm²で光照射した状態で電流電圧特性を測定した。測定した電流電圧特性から短絡電流密度 [Jsc(mA/cm²)]、開放電圧 [Voc(V)]、曲性因子 [FF]を求め、変換効率 [η (%)]を求めた。

[0096]

また、暗状態における電流電圧測定からV=0近傍の傾きを求めシャント抵抗(Rsh)とし、また電流の立ち上がりの傾きからシリーズ抵抗(Rs)を求めた。

[0097]

以上の結果を表5、表6、表7、表8に示す。

酸化亜鉛層が、第2の光起電力素子側で高く、第1の光起電力素子側で低い抵抗率を有する場合、反射の増加、短絡電流の減少、接合面の改善によりFFは改善され光電流が増加し、変換効率は向上するが、抵抗率の組み合わせが逆の場合は J s c の低下に伴い変換効率は低下する。また、 $5\times10^3\Omega$ c mから $2\times10^0\Omega$ c mの範囲にあれば、上記の抵抗率の組み合わせで優れた特性を示すが、 $2\times10^0\Omega$ c m以下、または抵抗率の高い部分が、 $5\times10^2\Omega$ c m以下の場合、短絡電流の影響でシャント抵抗値が下がりFFが低下、結果として J s c の低下を引き起こし、変換効率が低下する。一方、抵抗率が $5\times10^3\Omega$ c m以上の場合、シリーズ抵抗の上昇で変換効率は若干低下する。

[0098]

【表 5】

	J		0.972	0.978	0.980	0.985	0.986	066.0	0.996	0.980	0.990	0.989
	1		0.973	0.981	0.982	986.0	0.990	0.990	0.991	0.958	0.991	0.990
	Н		0.977	0.982	0.982	986.0	0.980	0.992	0.987	1.005	0.993	0.991
	5		826.0	0.981	0.982	0.985	826.0	0.991	1.011	1.090	0.994	0.993
三重約層	ഥ	13	0.981	0.980	0.981	0.985	0.988	1.015	1.140	1.088	0.992	0.991
第1の酸化亜鉛層	ш	0.943	0.971	0.976	0.981	0.984	1.002	1.058	1.169	1.089	866.0	0.995
	Q		0.973	0.972	0.983	0.983	1.053	1.110	1.102	1.110	966'0	0.992
	C		0.972	0.975	0.982	0.983	1.105	1.101	1.102	1.103	0.995	0.991
	В		696'0	0.972	0.981	086.0	0.982	066.0	0.992	0.993	066'0	0.987
	A		0.971	0.970	0.985	0.973	924	786'0	0.985	0.983	886:0	986.0
# #	宋 子 子	比較例1	А	В	၁	Q	E	比	Ŋ	I	_	ſ
				無	2	6	聚 수	<u>H</u>	器	E		L

[0099]

【表 6】

						第1の酸	第1の酸化亜鉛層				
	Sc	A	В	S	D	ш	压	5	Н	1	J
	比較例1					5.0	096.0				
	А	0.971	696'0	0.972	0.973	0.971	0.981	826.0	0.977	0.973	0.972
無	В	0.970	0.972	0.975	0.972	926:0	086:0	0.981	0.982	0.981	0.978
-2	C	0.985	0.981	0.982	0.983	0.981	0.981	0.982	0.982	0.982	0.980
е .	Q	0.973	0.980	0.983	0.983	0.984	0.985	986.0	986.0	986'0	0.985
駅 ケ	ш	0.974	0.982	1.105	1.053	1.002	0.988	826.0	0.980	066'0	0.986
1 田	红	0.982	0.990	1.101	1.110	1.058	1.015	0.991	0.992	066'0	0.990
品	Ŋ	0.985	0.992	1.102	1.102	1.169	1.140	1.011	0.987	0.991	0.996
严	Н	0.983	0.993	1.103	1.110	1.089	1.088	1.090	1.005	0.958	0.980
	_	0.988	0.990	0.995	966'0	0.998	0.992	0.994	0.993	0.991	0.990
	J	986:0	0.987	0.991	0.992	0.995	0.991	0.993	0.991	0.990	0.989

[0100]

【表7】

		200	•								
	Ĵ	0.963	066.0	0.994	0.994	1.053	1.060	1.121	1.156	1.188	1.190
	1	0.956	0.986	0.990	0.993	1.015	1.045	1.065	1.089	1.120	1.165
	Н	0.954	0.987	0.993	0.996	1.010	1.015	1.022	1.030	1.155	1.145
	Ð	0.953	0.988	0.991	0.992	1.005	1.005	1.011	1.019	1.069	1.088
C亜鉛層	F	0.952	0.989	0.992	0.989	1.008	1.010	1.010	1.015	1.011	1.023
第1の酸化亜鉛層	Э	0.946	0.985	0.984	0.991	1.005	1.003	1.020	1.009	1.010	1.011
	D	0.954	0.978	0.981	0.992	1.010	1.002	1.003	1.005	1.006	1.010
	၁	0.960	0.974	0.982	0.990	1.002	1.003	1.005	1.004	1.008	1.009
	В	0.955	0.972	0.979	686.0	1.000	0.999	966.0	1.002	1.003	1.011
	A	0.956	0.963	0.978	0.985	1.001	966.0	0.999	0.999	1.001	1.010
本サンドン	Y < 1725/1/L	A	В	S	Q	ш	ĹĽ,	Ŋ	工	_	ſ
- 5	·			無(24 6	盤	<u> </u>	田 &			

[0101]

【表8】

	ſ	1.200	1.201	1.205	1.197	1.199	1.140	1.250	1.203	1.201	1.250
	1	1.098	1.090	1.082	1.102	1.152	1.135	1.190	1.203	1.170	1.165
	Н	0.999	1.002	1.000	1.003	1.100	1.120	1.153	1.160	1.169	1.188
	Ŋ	666.0	1.000	0.999	1.001	1.009	1.012	1.015	1.015	1.105	1.177
	Ή	0.995	1.001	0.998	0.992	1.003	1.005	1.005	1.010	1.101	1.056
第1の酸化亜鉛層	ш	0.994	0.999	1.001	0.989	1.002	1.001	1.002	1.010	1.088	1.111
	D	0.992	666.0	1.002	0.997	0.995	1.020	1.002	1.011	1.068	1.100
	၁	686:0	0.994	0.998	0.999	966'0	266'0	0.999	666'0	1.055	1.102
	В	686:0	0.991	0.995	966'0	886'0	166:0	966:0	666'0	1.060	1.155
	A	686:0	066.0	0.993	966:0	0.995	0.993	0.989	686:0	1.025	1.150
古井でして		A	В	U	Q	ъ	ΙĽ	Ŋ	Ŧ	-	
100	S			紙(20 6	盤	有	⊞ ≨			

[0102]

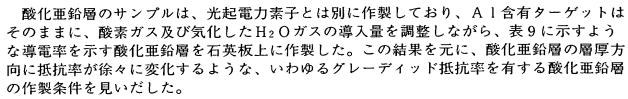
※上記シリーズ抵抗相対値は、大きい値が高いシリーズ抵抗値を示す。高いシリーズ抵抗 値は特性低下をもたらす。

[0103]

[実施例2]

実施例1と同様に、第2の光起電力素子302としてi層が真性微結晶Siのpin型 光起電力素子、第1の光起電力素子305としてi層が真性非晶質Si:Hのpin型光 起電力素子、および酸化亜鉛を中間層として用いた積層型光起電力素子(図3参照)を作 製した。

[0104]



[0105]

また、実施例1と同様に、酸化亜鉛層を中間層として用いた積層型光起電力素子を、表 10に示す酸化亜鉛層の条件で作製した。このときの酸化亜鉛層は全て、第1の光起電力 素子側から第2の光起電力素子に向かって抵抗率が高くなるように各条件を調整してある

[010.6]

このようにして作製した光起電力素子(実 2 - 1 ~ 5)について、実施例 1 と同様に評価を行なった。その結果を、表 1 0 にあわせて示す。

[0107]

【表 9】

サンプ ルNo.	抵抗率(Ωcm)
A	5. 0×10 ⁻¹
В	5.0×10^{0}
С	2.5×10^{1}
D	5.5×10^{1}
Е	5.5×10^3
F	5.0×10^3
G	7.5×10^3

[0108]

【表10】

素子No.	抵抗率の範囲	変換効率
実2-1	$5.0 \times 10^{0} \sim 5.0 \times 10^{3}$	1. 000
実2-2	$5.0 \times 10^2 \sim 5.0 \times 10^3$	1. 010
実2-3	$5.0 \times 10^{0} \sim 4.0 \times 10^{2}$	0. 979
実2-4	$5.0 \times 10^{-1} \sim 1.0 \times 10^{3}$	0. 985
実2-5	$5.0 \times 10^{0} \sim 7.5 \times 10^{3}$	0. 987

[0109]

酸化亜鉛層の抵抗率が、グレーディッドに変化する場合でも、その抵抗率が第2の光起電力素子側で高く、第1の光起電力素子側で低い抵抗率を有する場合、反射の増加、短絡電流の減少、接合面の改善によりFFは改善され光電流が増加し、変換効率は向上する。

[0 1 1 0]

またその有効な範囲は、抵抗率が $5\times10^3\Omega$ c mから $2\times10^0\Omega$ c mの範囲であり、抵抗率の高い部分が $5\times10^2\Omega$ c m以上の範囲であることがわかった。

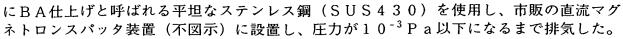
[0111]

「実施例3]

実施例3は、第1の光起電力素子としてi層が真性非晶質Si:Hのpin型光起電力素子、第2の光起電力素子としてi層が真性微結晶Siのpin型光起電力素子、中間層として酸化インジウム錫と酸化亜鉛を積層して、図8に示したような第3の本発明に係る積層型光起電力素子を作製した。

$[0\ 1\ 1\ 2]$

図8の基板801には、縦横45mm×45mm、厚さ0.15mmの形状で、一般的 出証特2004-3052846



[0113]

その後、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal) 供給し、圧力を 2×10^{-1} Paに保持した。基板は加熱せず、 $6 \text{ inch} \phi$ のアルミニウムターゲットに120 Wの直流電力を印加し、90秒間で70 nmのアルミニウムの薄膜を形成した。引き続き、基板温度を200 Cに加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて500 Wの直流電力を30分間印加し、約3000 nmの酸化亜鉛の反射増加膜を堆積した基板 801 を作製した。

[0114]

次に、図5に示した堆積膜形成装置500を用いて、表11に示すように各層における 所定の成膜条件の下に光起電力素子を成膜した。

[0115]

【表11】

膜厚	(mn)	10	200	5	20	2000	9
基板温度	基板温度 (°C)		210	165	225	250	165
压力	(Pa)	180	150	270	180	40	270
電力密度(W/cm²)	VHF					0.2	
電力密度	RF	0.04	0.04	1.2	0.04	·	1.2
	BF ₃ (2%H希釈)			1			1
成膜ガス(cm³/min(normal))	PH ₃ (2%H希釈)	0.5			0.5		
成膜ガス(cn	H ₂	48	48	35	48	750	35
	SiH,	2	2	0.025	2	25	0.025
		N1	11	P1	N2	12	P2
		無	nの# n力素i	/ 中	紙	20の半 B力業!	上 下

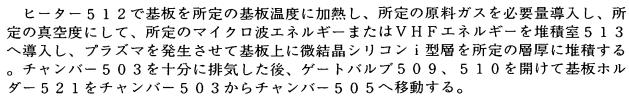
[0116]

表11に従って、最初に基板801上に以下の手順で第2の光起電力素子を形成した。 基板801を基板ホルダー521にセットし、ロードチャンバー501のレール520上 にセットする。そして、ロードチャンバー501内を数百mPa以下の真空度に排気する

[0117]

次に、ゲートバルブ507を開け、基板ホルダー521をチャンバー502のn型層堆積室515に移動する。各ゲートバルブ507、508、509、510、511を閉じた状態で、所定の原料ガスにてn型層を所定の層厚に堆積する。チャンバー502を十分に排気した後、ゲートバルブ508を開けて基板ホルダー521を堆積チャンバー503に移動し、ゲートバルブ508を閉じる。

[0118]



[0119]

基板ホルダー521をチャンバー505のp型層堆積室519に移動させた後、ヒーター518によって基板を所望の温度に加熱する。堆積室519にp型層堆積用の原料ガスを所定の流量だけ供給し、所定の真空度に維持しつつ堆積室519にRFエネルギーを導入し、p型層を所望の層厚に堆積する。

[0120]

上記と同様にして堆積室519を十分に排気した後、ゲートバルブ511を開け、光起電力素子が堆積された基板201をセットした基板ホルダー521をアンロードチャンバー506へ移動する。

[0121]

ゲートバルブを全て閉じ、アンロードチャンバー506内へ窒素ガスを封入して、基板温度を冷却する。その後、アンロードチャンバー506の取り出しバルブを開けて、基板ホルダー521を取り出す。

[0122]

次に、基板ホルダー521から第2の光起電力素子まで作製した基板801を取り外し、中間層を形成するために市販の直流マグネトロンスパッタ装置(不図示)に設置し、圧力が 10^{-3} Pa以下になるまで排気した。

[0123]

3 重量%の酸化錫と 9 7 重量%の酸化インジウムからなるターゲットを用いて酸化インジウム錫をスパッタリングした。

[0124]

堆積条件は、基板温度170 \mathbb{C} 、不活性ガスとしてのアルゴンの流量50 c m^3 / m i n (n o r m a l)、酸素ガス0. 2 c m^3 / m i n (n o r m a l)、堆積室内の圧力20 0 m P a、6 i n c h ϕ の酸化インジウム錫のターゲットに電気接続を切り替えて10 W の直流電力を約100 秒印加し、厚さが約100 n m となるように堆積した。膜の厚みは、前もって同じ条件で堆積時間との関係を検量して堆積することにより、所定の厚みとした。

[0125]

その後、同一装置にて、酸化亜鉛からなるターゲットに交換して、酸化亜鉛をスパッタリングした。

[0126]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ (normal)供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を120 Cに加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 Wの直流電力を5分間印加し、約100 nmの酸化亜鉛を堆積した。

[0127]

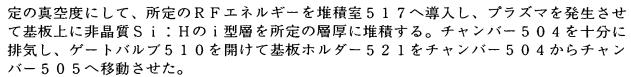
次に、再び図5の堆積膜形成装置500を用いて、上記中間層が形成された基板801 上に第1の光起電力素子としてpin型非晶質Si:H光起電力素子を以下に述べるよう に作製した。

[0128]

上記と同様にして、チャンバー502において所定の条件でn型層を所定の層厚に堆積する。チャンバー502を十分に排気した後、ゲートバルブ508、509を開けて基板ホルダー521をチャンバー504に移動し、ゲートバルブ508、509を閉じた。

[0129]

ヒーター516で基板を所定の基板温度に加熱し、所定の原料ガスを必要量導入し、所



[0130]

上記と同様にして、チャンバー505において所定の条件でp型層を所定の層厚に堆積した。

[0131]

また、上記と同様にして、堆積室519を十分に排気した後、ゲートバルブ511を開け、光起電力素子が堆積された基板801をセットした基板ホルダー521をアンロードチャンバー506へ移動した。

[0132]

さらに、上記と同様にして、アンロードチャンバー506内から基板ホルダー521を 取り出した。

[0133]

次に、基板をDCマグネトロンスパッタ装置のアノードの表面に取り付け、ステンレス 鋼のマスクで試料の周囲を遮蔽して、中央部40mm×40mmの領域に10重量%の酸 化錫と90重量%の酸化インジウムからなるターゲットを用いて透明電極として酸化イン ジウム錫をスパッタリングした。

[0134]

堆積条件は、基板温度 170 $\mathbb C$ 、不活性ガスとしてアルゴンの流量 50 c m^3 / m i n (n o r m a l)、酸素ガス 0. 5 c m^3 / m i n (n o r m a l)、堆積室内の圧力 3 0 0 m P a、y - y -

[0135]

「比較例2]

図12に示すように、1層からなる中間層1206を備えていること以外は、本発明の積層型光起電力素子800(図8参照)と同じ構成の積層型光起電力素子1200を作製する。図12において、金属等の導電性の基板1201上に光反射層1202、第2の光起電力素子1203、中間層1206、第1の光起電力素子1207、透明電極1208が順に積層されている。

[0136]

上記中間層 1 2 0 6 の作製において、酸化亜鉛からなるターゲットを用いて酸化亜鉛を スパッタリングした。

[0137]

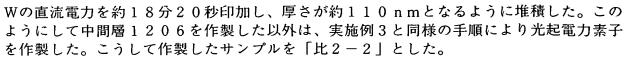
作製条件はアルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ in (normal)供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を100 C に加熱し、6 inch の酸化亜鉛のターゲットに電気接続を切り替えて100 W の直流電力を5 分間 30 秒印加し、約110 nm の酸化亜鉛を堆積した。このようにして1 層から成る中間層 1206 を作製した以外は、実施例 3 と同様の手順により光起電力素子を作製した。こうして作製したサンプルを「比2-1」とした。

[0138]

また、中間層 1 2 0 6 の作製において、 3 重量%の酸化錫と 9 7 重量%の酸化インジウムからなるターゲットを用いて酸化インジウム錫をスパッタリングした。

[0139]

堆積条件は、基板温度170℃、不活性ガスとしてアルゴンの流量50cm³/min (normal)、酸素ガス0.2cm³/min(normal)、堆積室内の圧力2 00mPa、6inch∮の酸化インジウム錫のターゲットに電気接続を切り替えて10



[0140]

さらに、図8の構成の積層型光起電力素子800の中間層806の作製において、まず、酸化亜鉛からなるターゲットを用いて酸化亜鉛をスパッタリングした。

[0 1 4 1]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min} (\text{normal})$ 、酸素ガス $2 \text{ cm}^3/\text{min} (\text{normal})$ 供給し、圧力を $2 \times 10^{-1} \text{ Pa}$ に保持した。引き続き、基板温度を120 Ccに加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 Co0 Wの直流電力を30 Po1 印加し、約10 nm0 酸化亜鉛を堆積した。

[0142]

その後、同一装置にて、3重量%の酸化錫と97重量%の酸化インジウムからなるターゲットに交換して酸化インジウム錫をスパッタリングした。

[0143]

[0144]

[0145]

試料の暗状態での電圧電流特性を測定し、原点付近の傾きからシャント抵抗 [R s h (k Ω c m^2)] を求めた。

[0146]

これらの特性値を比較例に対する実施例の比率(実3/比2-1、実3/比2-2、実3/比2-3)をまとめたものを表12に示す。

[0147]

【表12】

	Jsc	FF	Voc	Eff.	Rsh
実3/比2-1	1.001	1. 017	1.044	1.064	8. 20×10 ⁻¹
実3/比2-2	1.014	1. 152	1.006	1.174	1.54×10^{2}
実3/比2-3	1.013	1. 156	1.051	1.231	9. 23×10 ¹

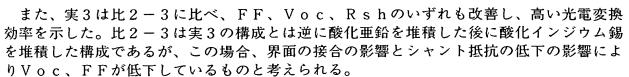
[0148]

実3は比2-1に比べ、FF、Vocのいずれも改善し、高い光電変換効率を示した。 図10にそれぞれのJ-Vカーブを示すが、実3と比2-1の違いが主にVocのシフト によっており、比2-1は半導体界面と中間層の界面との接合の不良によるものと考えら れる。

[0149]

また、実3は比2-2に比べ、FF、Voc、Rshのいずれも改善し、高い光電変換効率を示した。図11にそれぞれのJ-Vカーブを示すが、比2-2はシャント抵抗の低下により主にFFが低下しているものと考えられる。

[0150]



[0151]

さらに、信頼性試験を以下のように行った。試料を高温高湿槽に投入し、85 ℃、相対湿度85%に保持した。この試験中に、試料に逆バイアス-0. 85 Vを20 時間印加し続けた。その後、取り出し、自然に十分乾燥冷却してから、電圧電流特性を測定した。各特性は初期値に対する相対値であり、表13 に示す。

[0152]

【表13】

	Jsc	FF	Voc	Eff.	Rsh
実3	1.001	0. 991	0. 997	0. 989	0. 785
比2-1	1.000	0.989	0.998	0. 987	0.779
比2-2	0.959	0.906	0.992	0.862	0.387
比2-3	0. 980	0.947	0. 995	0. 924	0. 449

[0153]

実3および比2-1は、信頼性試験によって、殆どシャント抵抗の低下は見られなかった。一方、比2-2および比2-3では、シャント抵抗が初期よりも低下して、主にVoc C、FFが低下し、光電変換効率の低下が見られた。

[0154]

以上のことから、第2及び第3の本発明によると、初期光電変換効率が良好で、信頼性も高いことが判った。

[0155]

[実施例4]

実施例4は、第1の光起電力素子としてi層が真性非晶質Si:Hのpin型光起電力素子、第2の光起電力素子としてi層が真性微結晶Siのpin型光起電力素子、中間層として酸化インジウム錫と酸化亜鉛を積層した図8に示したような第3の本発明に係る積層型光起電力素子を、酸化インジウム錫と酸化亜鉛の膜厚の割合を変えて、3サンプル作製した。

[0156]

中間層の作製において、3重量%の酸化錫と97重量%の酸化インジウムからなるター ゲットを用いて酸化インジウム錫をスパッタリングした。

[0157]

堆積条件は、基板温度 170 \mathbb{C} 、不活性ガスとしてアルゴンの流量 50 c m^3 / m i n (n o r m a l)、酸素ガス 0. 2 c m^3 / m i n (n o r m a l)、堆積室内の圧力 2 0 0 m P a、6 i n c h ϕ の酸化インジウム錫のターゲットに電気接続を切り替えて 1 0 Wの直流電力を所定時間印加し、所定の膜厚となるように堆積した。

[0158]

その後、同一装置にて、酸化亜鉛からなるターゲットに交換して酸化亜鉛をスパッタリングした。

[0159]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ (normal) 供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を120 C に加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 W の直流電力を所定の時間印加し、所定の膜厚の酸化亜鉛を堆積した。中間層としての総膜厚は約110 nm に揃えた。

[0160]



このようにして酸化亜鉛層と酸化インジウム錫層の割合を変えた中間層を作製した以外は、実施例3と同様の手順により光起電力素子を作製した。こうして作製したサンプルを「実4A」、「実4B」、「実4C」、「実4D」とした。それぞれのサンプルの作製条件を表14に示す。

$[0 \ 1 \ 6 \ 1]$

【表14】

	酸化インジウム錫		酸化亜鉛		
	堆積時間	膜厚(nm)	堆積時間	膜厚(nm)	
実4A	1分40秒	10	5分	100	
実4B	7分30秒	45	3分15秒	65	
実4C	10分50秒	65	2分15秒	45	
実4D	16分40秒	100	30秒	10	

[0162]

次に、作製した光電変換素子の電流電圧特性を実施例3と同様に測定した。その結果を 表15に示しており、比較例「比2-2」との相対値で示す。

[0163]

【表15】

	Jsc	FF	Voc	Eff.	Rsh
実4A/比2-2	1.014	1. 152	1. 006	1. 174	1.54×10^{2}
実4B/比2-2	1.013	1. 147	1.006	1. 169	3. 11×10^{1}
実4C/比2-2	1.010	1.078	1. 001	1. 090	1.57×10^{1}
実4D/比2-2	1.009	1. 023	0. 999	1. 031	2.18×10^{0}

[0164]

実 4A, 4B, 4C, 4Dはいずれも比 2-2よりも改善していたが、酸化インジウム 錫層が酸化亜鉛層よりも薄い方がより変換効率が高い。さらに、信頼性試験を実施例 3と 同様に行った。各特性は、初期値に対する相対値で表 16に示す。

[0165]

【表16】

	Jsc	FF	Voc	Eff.	Rsh
実4A	1.001	0. 991	0.997	0. 989	0. 785
実4B	0.999	0.997	1.000	0. 996	0.899
実4C	0.982	0.910	1.000	0.894	0. 240
実4D	0.963	0.903	0.999	0.870	0. 298
比2-2	0.959	0.906	0.992	0.862	0. 387

[0166]

信頼性試験の結果、実4A, 4B, 4C、4Dはいずれも比2-2よりも改善していたが、酸化インジウム錫層が酸化亜鉛層よりも薄いほうがより低下が少ない。

[0167]

以上の結果から、実施例4A、4Bは4C、4Dよりも、より変換効率が高く、尚且つ、信頼性試験も良好であり、酸化インジウム錫層が酸化亜鉛層よりも薄い方がより好ましい。

[0168]

[実施例5]

実施例 5 は、第1の光起電力素子としてi層が真性非晶質 Si: Hのpin型光起電力 出証特 2 0 0 4 - 3 0 5 2 8 4 6



素子、第2の光起電力素子としてi層が真性微結晶Siのpin型光起電力素子、中間層として酸化インジウム錫と酸化亜鉛を積層した図8に示したような第3の本発明に係る積層型光起電力素子を酸化インジウム錫の膜厚を変えて、4サンプル作製した。

[0169]

中間層の作製において、3重量%の酸化錫と97重量%の酸化インジウムからなるター ゲットを用いて酸化インジウム錫をスパッタリングした。

[0170]

堆積条件は、基板温度 170 $\mathbb C$ 、不活性ガスとしてアルゴンの流量 50 c m^3 / min (normal)、酸素ガス0.2 c m^3 / min (normal)、堆積室内の圧力 200 m P a、6inch ϕ の酸化インジウム錫のターゲットに電気接続を切り替えて 10 Wの直流電力を所定時間印加し、所定の膜厚となるように堆積した。

[0171]

その後、同一装置にて、酸化亜鉛からなるターゲットに交換して酸化亜鉛をスパッタリングした。

[0172]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ (normal)供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を120 C に加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 W の直流電力を5 分間印加 し、100 nm の酸化亜鉛を堆積した。このようにして酸化インジウム錫層の膜厚を変えた中間層を作製した以外は、実施例 $3 \text{ と同様の手順により光起電力素子を作製した。こうして作製したサンプルを「実<math>5 \text{ A}$ 」、「実5 B」、「実5 C」、「実5 D」とした。それぞれのサンプルの作製条件を表1 7 に示す。

[0173]

【表17】

	酸化インジウム錫				
_	堆積時間	膜厚(nm)			
実5A	1分40秒	10			
実5B	5	0.5			
実5C	10秒	1			
実5D	8分20秒	50			
実5E	10分50秒	65			

[0174]

次に、作製した光電変換素子の電流電圧特性を実施例3と同様に測定した。その結果を 表18に示しており、比較例「比2-2」との相対値で示す。

[0175]

【表18】

	Jsc	FF	Voc	Eff.	Rsh
実5A/比2-2	1.001	1. 017	1. 044	1.064	8. 20×10 ⁻¹
実5B/比2-2	1.002	1.006	1. 017	1. 025	9.83×10^{-1}
実5C/比2-2	1.005	1.011	1. 028	1.044	8. 37×10^{-1}
実5D/比2-2	1.008	1.012	1.040	1.062	6.90×10^{-1}
実5E/比2-2	1.008	0.997	1.040	1.045	5.82×10^{-1}

[0176]

実5A, 5B, 5C, 5Dはいずれも比2-2よりも改善していたが、酸化インジウム 錫層が1nmから50nmの範囲でより変換効率が高い。さらに、信頼性試験を実施例 3と同様に行った。各特性は、初期値に対する相対値で表19に示す。



【0177】 【表19】

	Jsc	FF	Voc	Eff.	Rsh
実5A	1.001	0. 991	0.997	0. 989	0. 785
実5B	0.998	0.992	0.998	0. 988	0.800
実5C	0. 999	0.994	0.997	0.990	0.778
実5D	0.999	0.974	1.001	0.974	0.832
実5E	0.997	0.969	1.000	0.966	0. 604

[0178]

信頼性試験の結果、実5A,5B,5C、5Dは大きな低下は無かったが、酸化インジウム錫層が薄いほうがより低下が少なく、酸化インジウム錫層が50nm以下であることが好ましい。

[0179]

以上の結果から、酸化インジウム錫層が1 nmから50 nmの範囲でより変換効率が高く、尚且つ、信頼性試験も良好であった。

[0180]

「実施例6]

実施例6は、第1の光起電力素子としてi層が真性非晶質Si:Hのpin型光起電力素子、第2の光起電力素子としてi層が真性微結晶Siのpin型光起電力素子、中間層として酸化インジウム錫と酸化亜鉛を積層した図8に示したような第3の本発明に係る積層型光起電力素子の作製条件を変えて、2サンプル作製した。

[0181]

中間層の作製において、3重量%の酸化錫と97重量%の酸化インジウムからなるターゲットを用いて酸化インジウム錫をスパッタリングした。

[0182]

堆積条件は、基板温度 170 \mathbb{C} 、不活性ガスとしてアルゴンの流量 50 c m^3 / m i n (n o r m a 1)、酸素ガス 0. 2 c m^3 / m i n (n o r m a 1)、堆積室内の圧力 2 0 0 m P a、 6 i n c h ϕ の酸化インジウム錫のターゲットに電気接続を切り替えて 1 0 Wの直流電力を 8 分 2 0 秒秒印加し、 5 0 n m の膜厚となるように堆積した。

[0 1 8 3]

その後、同一装置にて、酸化亜鉛からなるターゲットに交換して酸化亜鉛をスパッタリングした。

[0184]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ (normal)供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を120 C に加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 W の直流電力を5 分間印加し、100 nm の酸化亜鉛を堆積した。このようにして酸化インジウム錫層の膜厚を変えた中間層を作製した以外は、実施例 $3 \text{ と同様の手順により光起電力素子を作製した。こうして作製したサンプルを「実<math>6 \text{ A}$ 」とした。

[0185]

同様に酸化インジウム錫のターゲットに電気接続を切り替えて35Wの直流電力を2分30秒印加し、50nmの膜厚となるように堆積した。同様に酸化亜鉛のターゲットに電気接続を切り替えて30Wの直流電力を16分40秒間印加し、100nmの酸化亜鉛を堆積した。こうして作製したサンプルを「実6B」とした。次に、作製した光電変換素子の電流電圧特性を実施例3と同様に測定した。その結果を表20に示しており、比較例「比2-2」との相対値で示す。

[0186]

【表20】

	Jsc	FF	Voc	Eff	Rsh
実6A/比2-2	1. 020	1. 147	1. 002	1. 172	1.29×10^{2}
実6B/比2-2	1. 020	1. 133	0. 996	1. 151	1.57×10^{2}

[0187]

実6Aは実6Bよりも特性が良かった。さらに、信頼性試験を実施例3と同様に行った。各特性は初期値に対する相対値で、表21に示す。

[0188]

【表21】

	Jsc	FF	Voc	Eff.	Rsh
実6A	0.999	0.974	1.001	0.974	0.832
実6B	0.998	0.978	0. 998	0.974	0.834
比2-2	0.959	0.906	0.992	0.862	0. 387

[0189]

信頼性試験の結果、いずれも良好であった。

[0190]

以上の結果から、酸化インジウム錫層の堆積速度が酸化亜鉛層の堆積速度よりも遅いほうが、より変換効率が高く、信頼性試験も良好であった。

[0 1 9 1]

[実施例7]

実施例7は、第1の光起電力素子としてi層が真性非晶質Si:Hのpin型光起電力素子、第2の光起電力素子としてi層が真性微結晶Siのpin型光起電力素子、中間層として酸化インジウム錫と酸化亜鉛を積層した図8に示したような第3の本発明に係る積層型光起電力素子の作製条件を変えて、3サンプル作製した。

[0192]

中間層の作製において、3重量%の酸化錫と97重量%の酸化インジウムからなるターゲットを用いて酸化インジウム錫をスパッタリングした。

[0193]

[0194]

その後、同一装置にて、酸化亜鉛からなるターゲットに交換して酸化亜鉛をスパッタリングした。

[0195]

堆積条件は、アルゴンガスを $30 \text{ cm}^3/\text{min}$ (normal)、酸素ガス $2 \text{ cm}^3/\text{min}$ (normal)供給し、圧力を 2×10^{-1} Paに保持した。引き続き、基板温度を120 C に加熱し、 $6 \text{ inch} \phi$ の酸化亜鉛のターゲットに電気接続を切り替えて100 mo のででである。このようにして酸化インジウム錫層の膜厚を変えた中間層を作製した以外は、実施例3 C と同様の手順により光起電力素子を作製した。こうして作製したサンプルを「実7 A」とした。

[0196]

同様に基板温度 120 ℃にして、酸化インジウム錫のターゲットに電気接続を切り替えて 10 Wの直流電力を 100 秒印加し、 10 n mの膜厚となるように堆積した。その後、同様に、基板温度を 170 ℃にして、酸化亜鉛のターゲットに電気接続を切り替えて 10 0 Wの直流電力を 5 分間印加し、 100 n mの酸化亜鉛を堆積した。こうして作製したサ

ンプルを「実7B」とした。

[0197]

同様に基板温度 170 ℃にして、酸化インジウム錫のターゲットに電気接続を切り替えて 10 Wの直流電力を 100 秒印加し、 10 n mの膜厚となるように堆積した。その後、同様に、基板温度を 250 ℃にして、酸化亜鉛のターゲットに電気接続を切り替えて 100 Wの直流電力を 5 分間印加し、 100 n mの酸化亜鉛を堆積した。こうして作製したサンプルを「実 7 C」とした。

[0198]

中間層堆積後、目視で表面を観察したところ、実7Cには微細な膜剥がれが観察された。顕微鏡にて確認したところ、中間層が剥がれていることが分かった。

[0199]

次に、作製した光電変換素子の電流電圧特性を実施例3と同様に測定した。その結果を表22に示しており、比較例「比2-2-2との相対値で示す。

[0200]

【表22】

	Jsc	FF	Voc	Eff.	Rsh
実7A/比2-2	1.014	1. 152	1.006	1. 174	1.54×10^{2}
実7B/比2-2	1.008	1.143	1.004	1. 156	1.53×10^{2}
実7C/比2-2	1.005	1.141	1.001	1.149	1.30×10^{2}

[0201]

実7A、7B、7Cはいずれも「比2-2」よりも良好な特性を有するが、実7Aがより良好であった。さらに、信頼性試験を実施例3と同様に行った。各特性は、初期値に対する相対値で表23に示す。

[0202]

【表23】

	Jsc	FF	Voc	Eff.	Rsh
実7A	1.001	0.991	0. 997	0. 989	0.785
実7B	0.997	0.992	0.999	0.988	0.800
実7C	1.000	0.980	0.999	0. 978	0.707
比2-2	0. 959	0.906	0.992	0.862	0. 387

[0203]

信頼性試験の結果、実 $7A\sim7C$ はいずれも「比2-2」よりも良好な特性が得られた

[0204]

実7Cは中間層が微細に剥がれていたものの、信頼性試験ではあまり低下していないことが分かった。実7Aは他のものより、低下が少ないことが分かった。

[0205]

以上の結果から、酸化亜鉛層の形成温度が酸化インジウム層の形成温度よりも低いほうが変換効率が高く、尚且つ、信頼性試験も良好であった。

【図面の簡単な説明】

[0206]

【図1】従来の酸化亜鉛層を備えた光起電力素子の断面構造を模式的に示す概略図で ある。

【図2】本発明の積層型光起電力素子の一実施形態の一部の電気的極性を示す概略図である。

【図3】本発明の積層型光起電力素子の一実施形態の断面構造を模式的に示す概略図である。

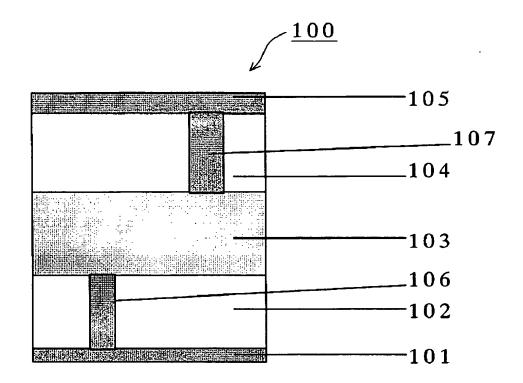
- 【図4】本発明の積層型光起電力素子の発電動作を模式的に示す図である。
- 【図5】本発明の積層型光起電力素子の半導体層を作製するために好適な装置の一形態を示す模式図である。
- 【図6】本発明の積層型光起電力素子の酸化亜鉛層を作製するために好適な装置の一 形態を示す模式図である。
- 【図7】本発明に係る積層型光起電力素子の製造方法を模式的に示す概略図である。
- 【図8】本発明に係る積層型光起電力素子の一実施形態の断面構造を模式的に示す概略図である。
- 【図9】他の実施形態における積層型光起電力素子の断面構造を模式的に示す概略図である。
- 【図10】 実3と比2-1の J-Vカーブを示す説明図である。
- 【図11】実3と比2-2のJ-Vカーブを示す説明図である。
- 【図12】比較例の1層からなる中間層を備えている積層型光起電力素子の断面構造を示す概略図である。

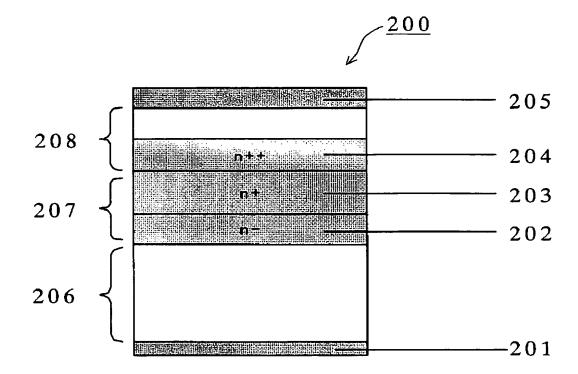
【符号の説明】

- [0207]
- 100 積層型光起電力素子
- 101 基板
- 102 第2の光起電力素子
- 103 酸化亜鉛層
- 104 第1の光起電力素子
- 105 透明電極
- 106 第2の光起電力素子中の短絡回路
- 107 第1の光起電力素子中の短絡回路
- 200 本発明の積層型光起電力素子
- 201 基板
- 202 n-型の電気特性を示す第2の酸化亜鉛層
- 203 n+型の電気特性を示す第1の酸化亜鉛層
- 204 n++型の電気特性を示す第1の光起電力素子のn型半導体層
- 205 透明電極
- 206 第2の光起電力素子
- 207 酸化亜鉛層
- 208 第1の光起電力素子
- 300 本発明の積層型光起電力素子
- 301 基板
- 302 第2の光起電力素子
- 303 第2の酸化亜鉛層
- 304 第1の酸化亜鉛層
- 305 第1の光起電力素子
- 306 透明電極
- 401、403 第2の光起電力素子中の短絡回路
- 402 第1の光起電力素子中の短絡回路
- 500 半導体堆積膜形成装置
- 501 ロードチャンバー
- 502 n層チャンバー
- 503 微結晶 i 層チャンバー
- 504 非晶質 i 層チャンバー
- 505 p層チャンバー
- 506 アンロード室
- 507、508、509、510、511 ゲートバルブ

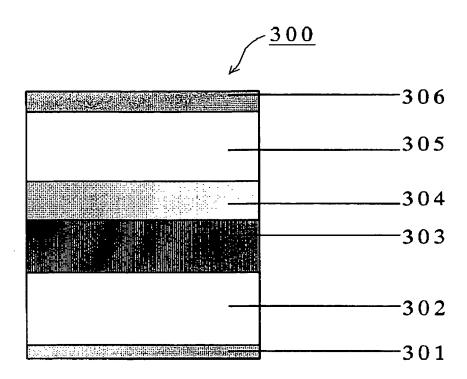
- 512 微結晶 i 層基板加熱用ヒーター
- 513 微結晶 i 層プラズマCVD室
- 514 n層基板加熱用ヒーター
- **515** n層プラズマCVD室
- 516 非晶質 i 層基板加熱用ヒーター
- 5 1 7 i 層プラズマC V D 室
- 518 p層基板加熱用ヒーター
- 5 1 9 p層プラズマCVD室
- 520 ホルダー搬送レール
- 600 スパッタチャンバー
- 601 基板ホルダー
- 602 ガス導入管
- 603 ヒーター
- 604 酸化亜鉛ターゲット
- 605 DC電源
- 606 アースシールド
- 700 基板
- 701 反射層
- 702 第2の光起電力素子
- 703 酸化インジウムからなる層
- 704 酸化亜鉛からなる層
- 705 中間層
- 706 第1の光起電力素子
- 800 積層型光起電力素子
- 801 基板
- 802 光反射層
- 803 第2の光起電力素子
- 804 酸化インジウムからなる第1の層
- 805 酸化亜鉛からなる第2の層
- 806 中間層
- 807 第1の光起電力素子
- 808 透明電極
- 900 積層型光起電力素子
- 901 基板
- 902 光反射層
- 903 第2の光起電力素子
- 904 酸化インジウムからなる第1の層
- 905 酸化亜鉛からなる第2の層
 - 906 中間層
 - 907 第1の光起電力素子
 - 908 透明電極
 - 1200 積層型光起電力素子
 - 1201 基板
 - 1202 光反射層
 - 1203 第2の光起電力素子
 - 1206 中間層
 - 1207 第1の光起電力素子
 - 1208 透明電極

【書類名】図面 【図1】

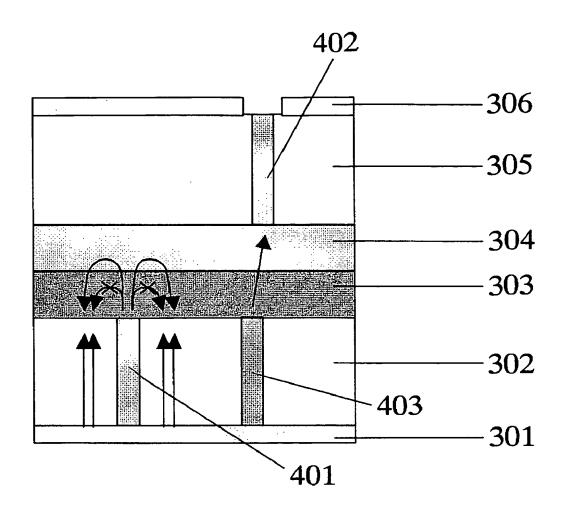




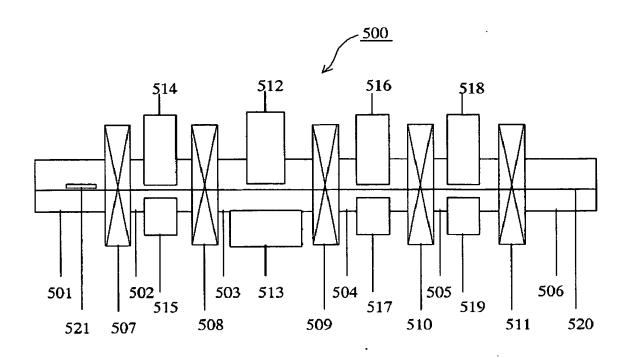
【図3】



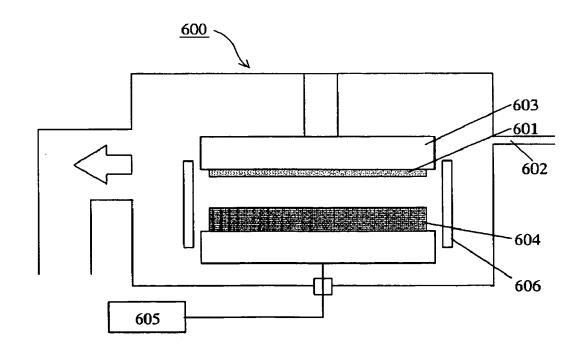
【図4】

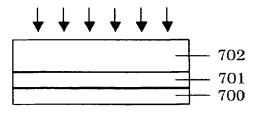


【図5】

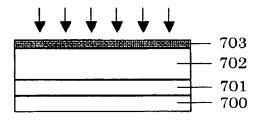


【図6】

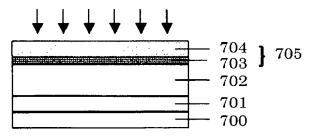




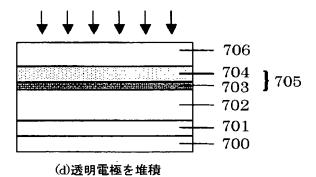
(a)酸化インジウムを含む層を堆積



(b)酸化亜鉛を含む層を堆積

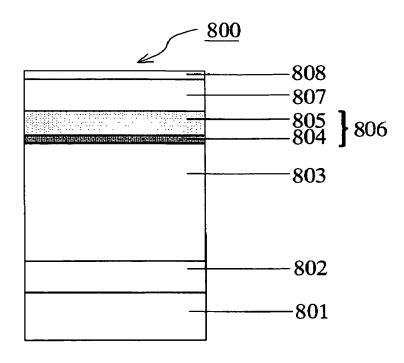


(c) 光起電力素子を堆積

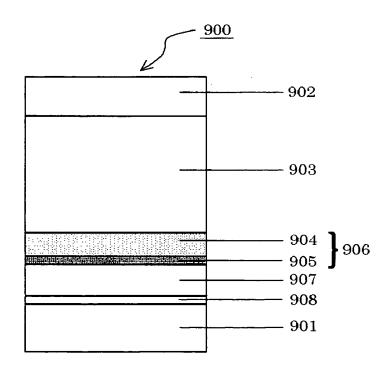


出証特2004-3052846

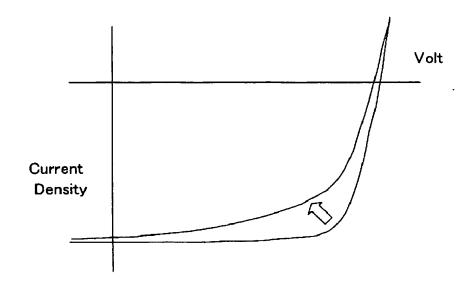
【図8】



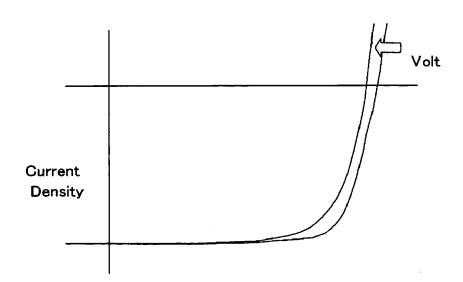
【図9】



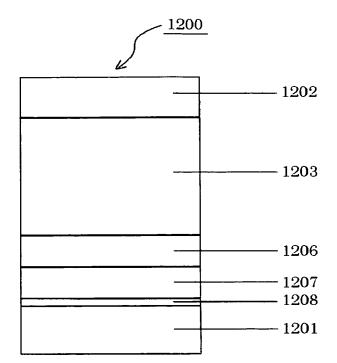
【図10】



【図11】



【図12】



【書類名】要約書

【要約】

【課題】 起電力低下を伴わずに大きな光電流を得ることで高い変換効率を持つ積層型光起電力素子を提供する。

【解決手段】 複数のpn接合またはpin接合からなる単位光起電力素子を直列に積層してなる光起電力素子であって、前記単位光起電力素子間の少なくとも一ヶ所に酸化亜鉛層を配置しており、該酸化亜鉛層の抵抗率が層厚方向で異なることを特徴とする。

【選択図】 図3

ページ: 1/E

認定・付加情報

特許出願の番号 特願2004-070794

受付番号 50400413898

書類名特許願

担当官 第五担当上席 0094

作成日 平成16年 3月17日

<認定情報・付加情報>

【特許出願人】

【識別番号】 000001007

【住所又は居所】 東京都大田区下丸子3丁目30番2号

【氏名又は名称】 キヤノン株式会社

【代理人】 申請人

【識別番号】 100096828

【住所又は居所】 東京都千代田区有楽町1丁目4番1号 三信ビル

2 2 9 号室

【氏名又は名称】 渡辺 敬介

【選任した代理人】

【識別番号】 100110870

【住所又は居所】 東京都千代田区有楽町1丁目4番1号 三信ビル

2 2 9 号室

【氏名又は名称】 山口 芳広

特願2004-070794

出願人履歴情報

識別番号

[000001007]

1. 変更年月日 [変更理由]

1990年 8月30日

住 所

東京都大田区下丸子3丁目30番2号

氏 名

キヤノン株式会社

新規登録